

SPECIFICATION

MODEL: 015-LAP-MANCHESTER-M

PART NO : _____

VERSION : V1.06

Approver		Check	Design
GM	PM		

Customer Confirm

目录

1. 软件注册	3
2. 人机界面	6
3. 使用说明	9

1. 软件注册

软件注册请依照下列步骤进行注册。

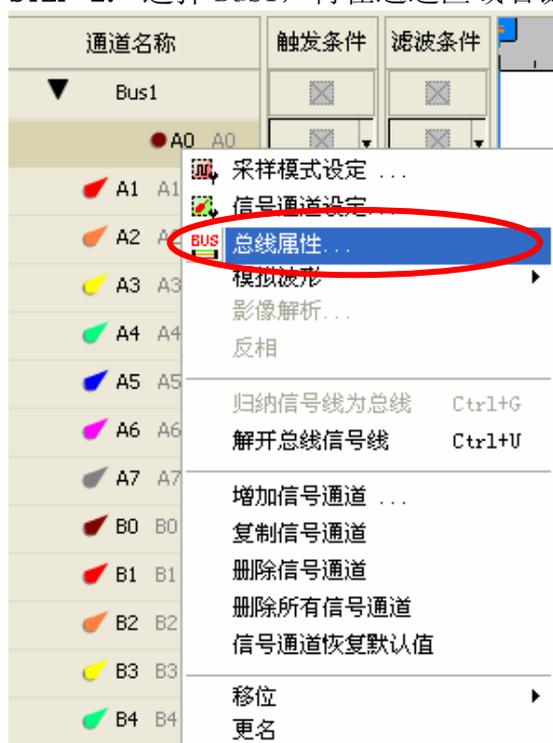
※ 注 1: 所有总线注册程序皆相同, 注册时依照程序即可, 下图注册以 BUS 总线协议为范例, 藉以参考。

※ 注 2: 本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符, 以模组软件为准。

STEP 1. 打开逻辑分析仪软体, 在通道名称区域右键, 点选归纳信号线为总线, 把 A0 归纳为 Bus1。



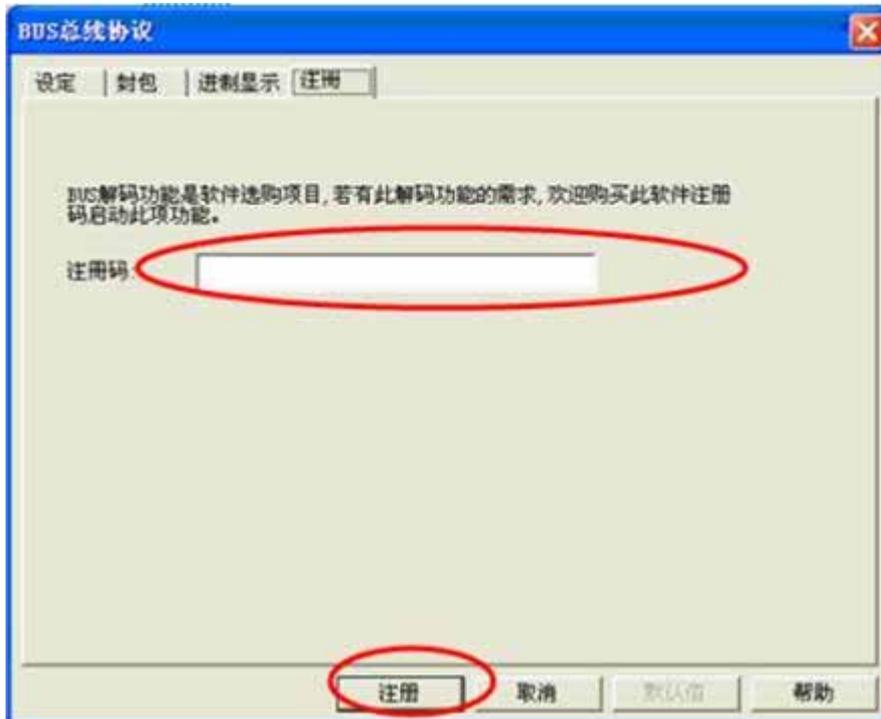
STEP 2. 选择 Bus1, 再在通道区域右键, 点选总线属性, 调出总线属性对话框。



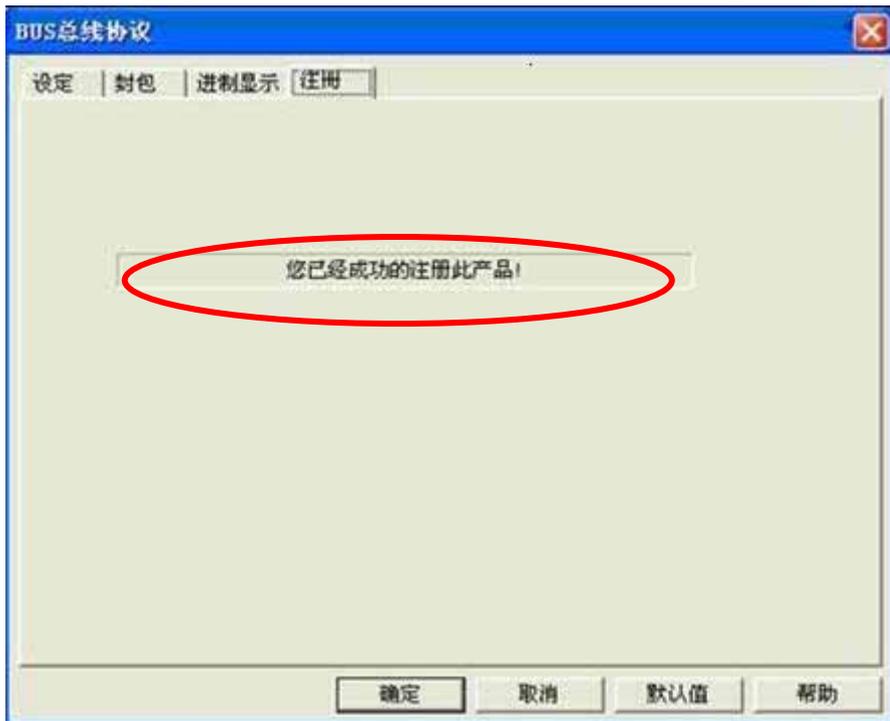
STEP 3. 在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



STEP 5. 注册成功后，在注册页会显示注册成功信息。



2. 人机界面

在设定部分，MANCHESTER 相关设定可参考下图界面。

设定页



通道设定:

讯号通道: 只需要 1 线解码, 默认为 A0。

总线协议设定:

编码模式: 可选择正沿变化及负沿变化解码为 0, 默认值为正沿变化解码为 0。

奇偶校验: 可设定 Odd Parity, Even Parity, None Parity, 默认为 Odd Parity。

允许误差: 可设定 10%, 15%, 20%, 默认为 10%。

数据长度: 可设定 1~65535 之间的数值, 默认数据长度为 16。

位时钟: 就是数据的 Bit 时间长度 (不包含起始位的时间长度)。主要用来确定起始点, 空闲时间要大于两个 Bit 频率 (忽略空闲则该设置无效), 此设置不用校验位错误, 因为开始长度不是完全的固定。

解码在变化缘: 可设定前 0.5Bit, 0Bit, 后 0.5 Bit, 后 1 Bit, 后 1.5Bit, 后 2 Bit, 默认值为 0Bit。

忽略空闲时间: 选择后, 开始位将总是接在结束点之后。

总线协议颜色:

设定总线协议解码字段颜色。

封包页



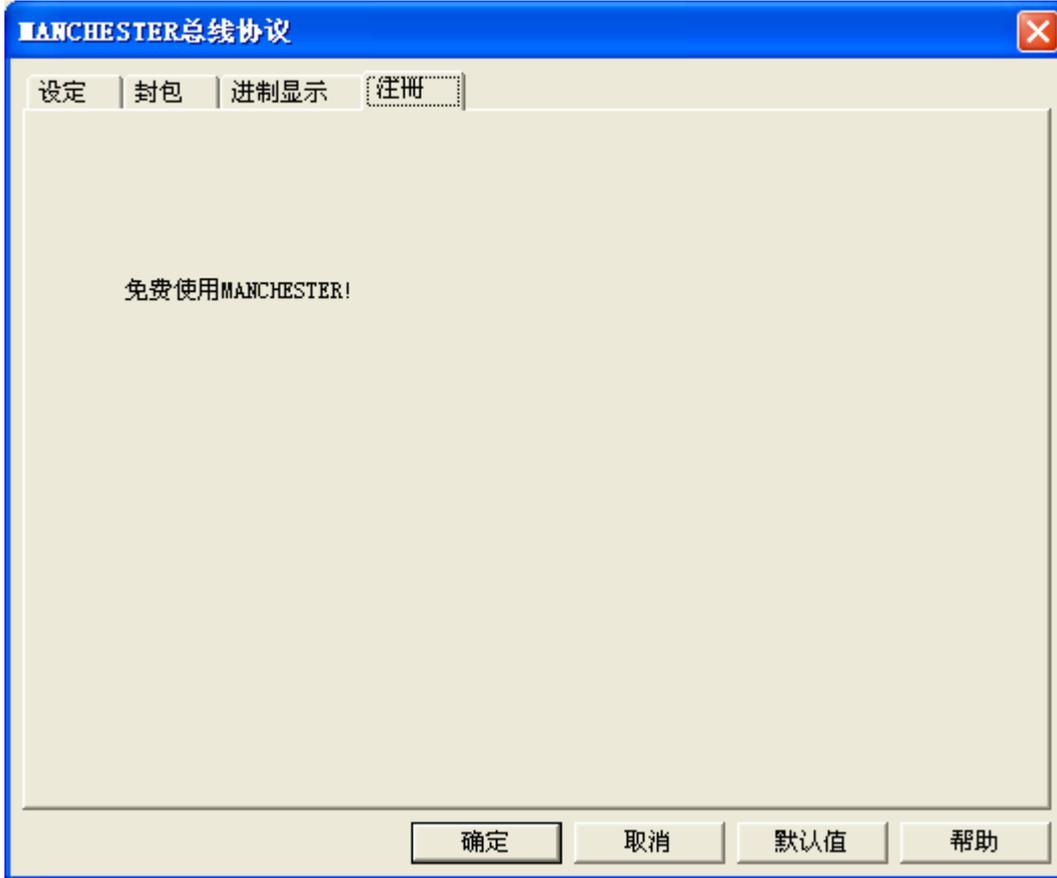
封包部分可依使用者选择相关颜色进行调整。

进制页



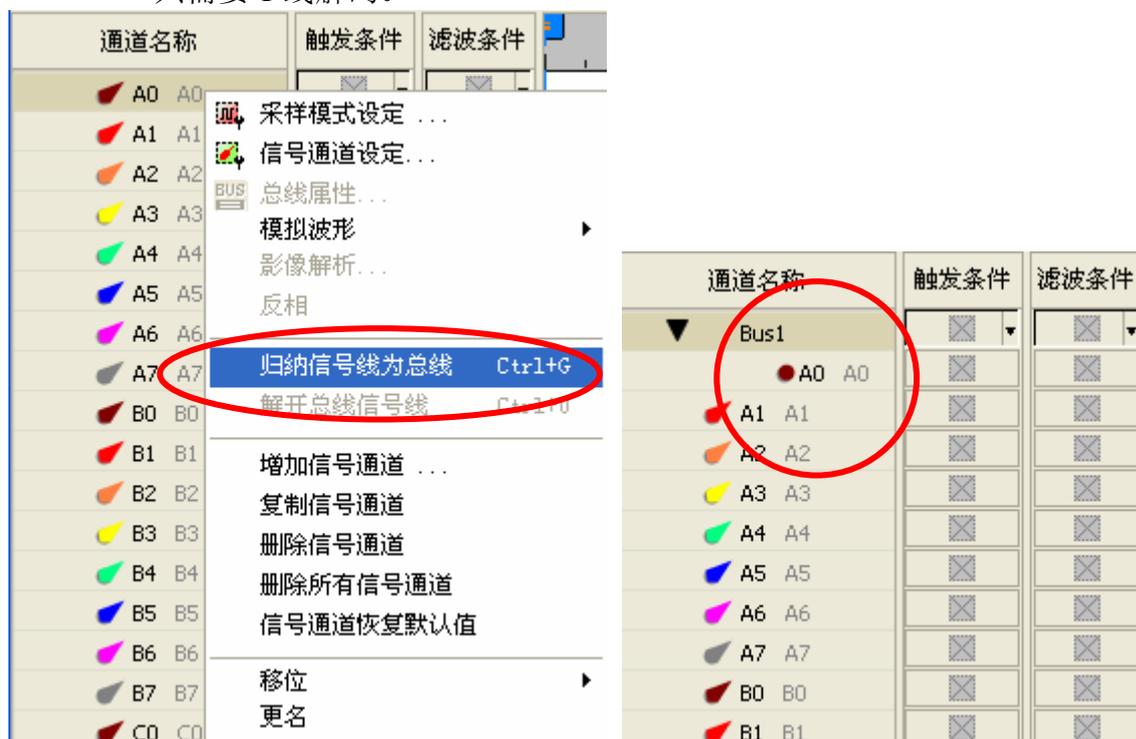
启动自定义进制显示, Data 为十六进制, 用户也可自定义, 波形区、封包列表 Data 数据格式以模组控制。默认不启动, 则由主程序控制数据格式。

注册页

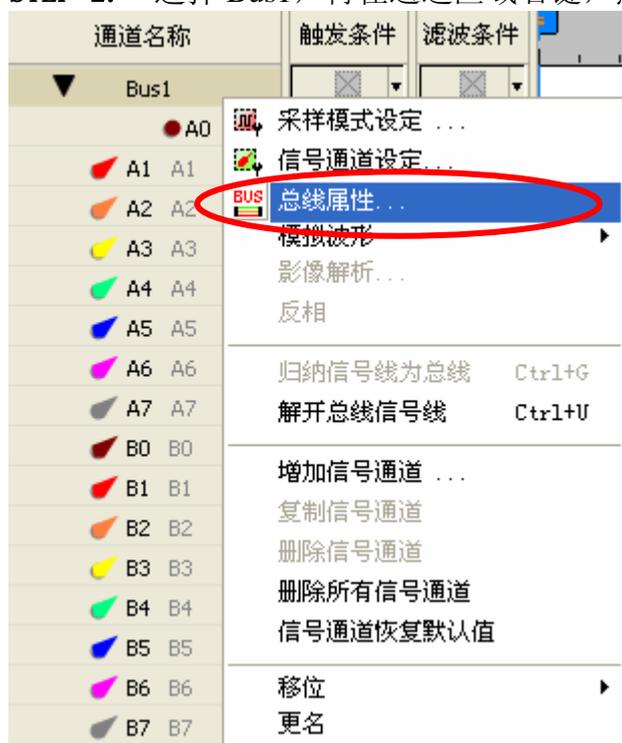


3. 使用说明

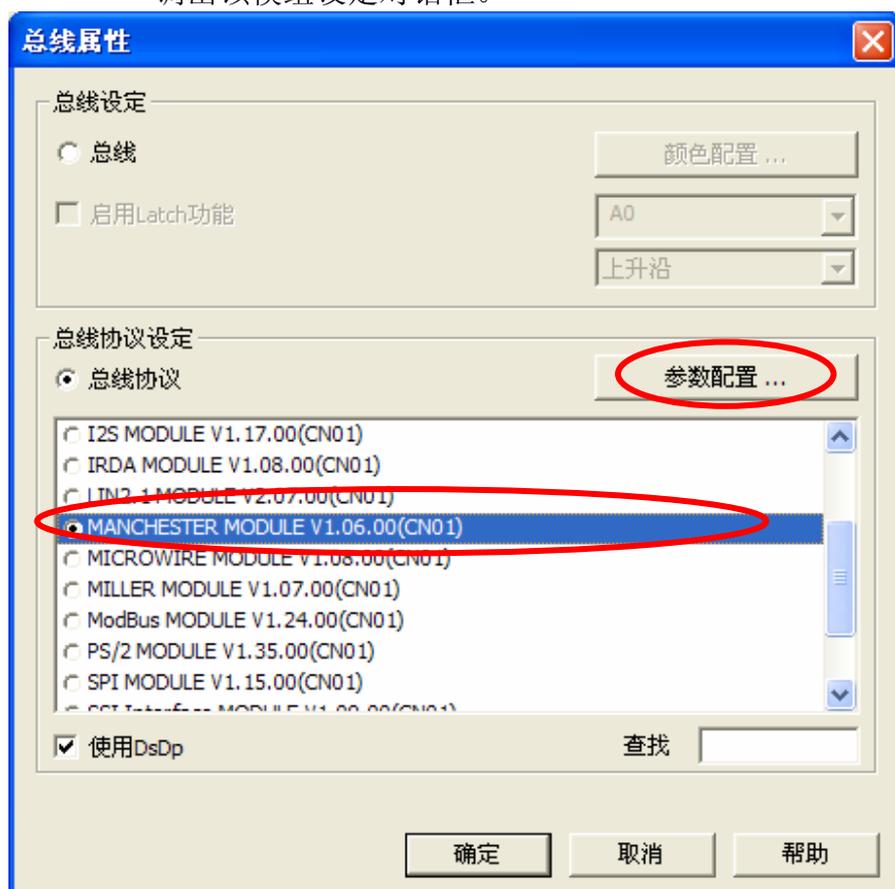
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1，MANCHESTER 总线协议只需要 1 线解码。



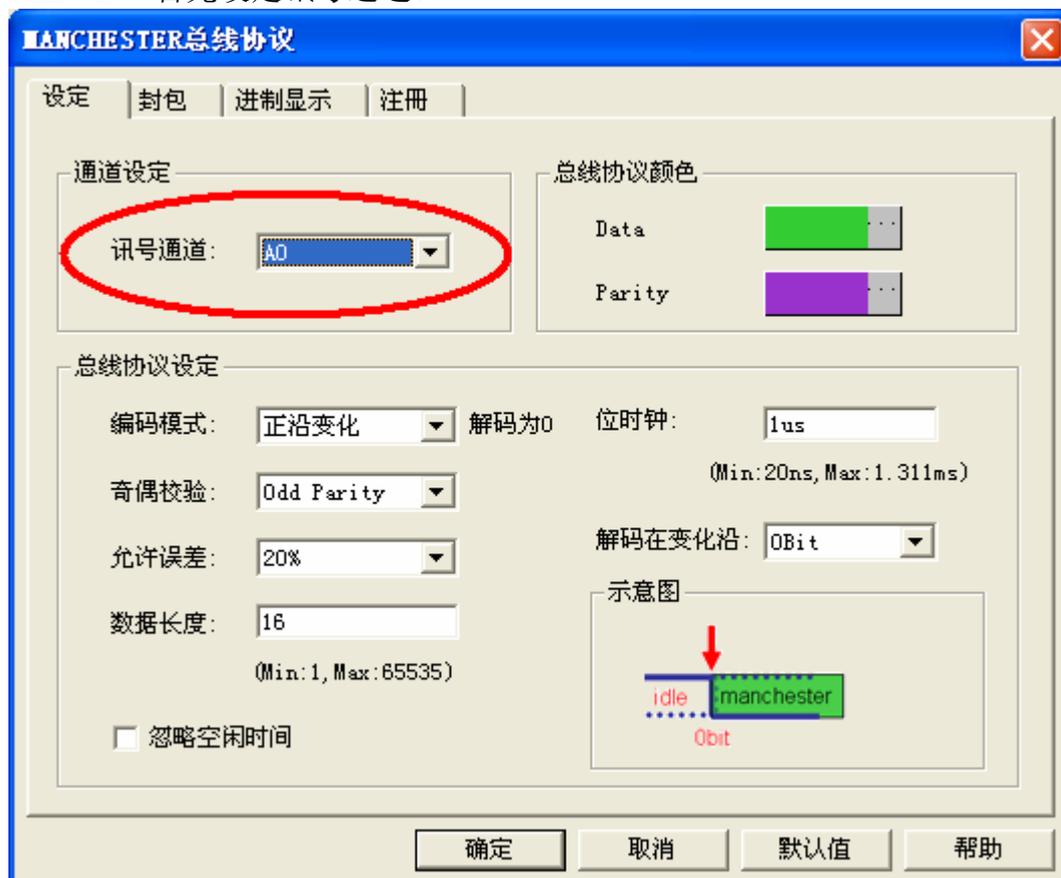
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



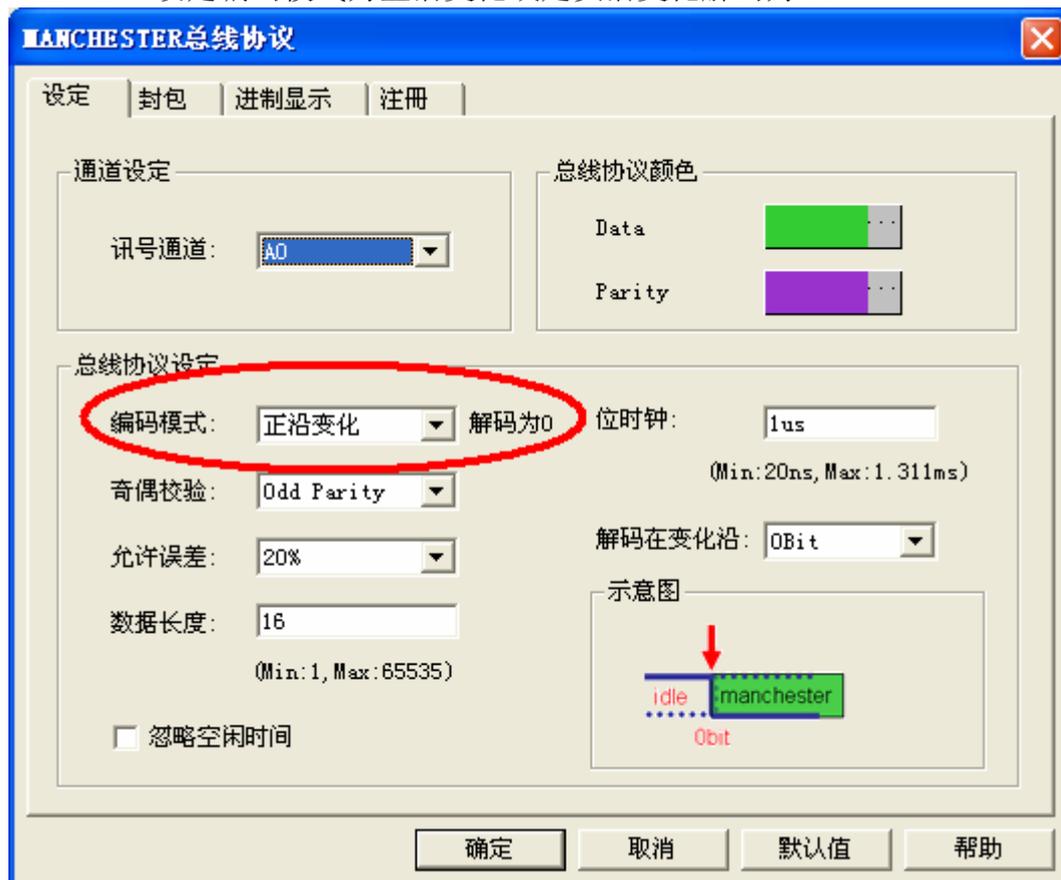
STEP 3. 在总线属性对话框，點選 MANCHESTER MODULE V1.06.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



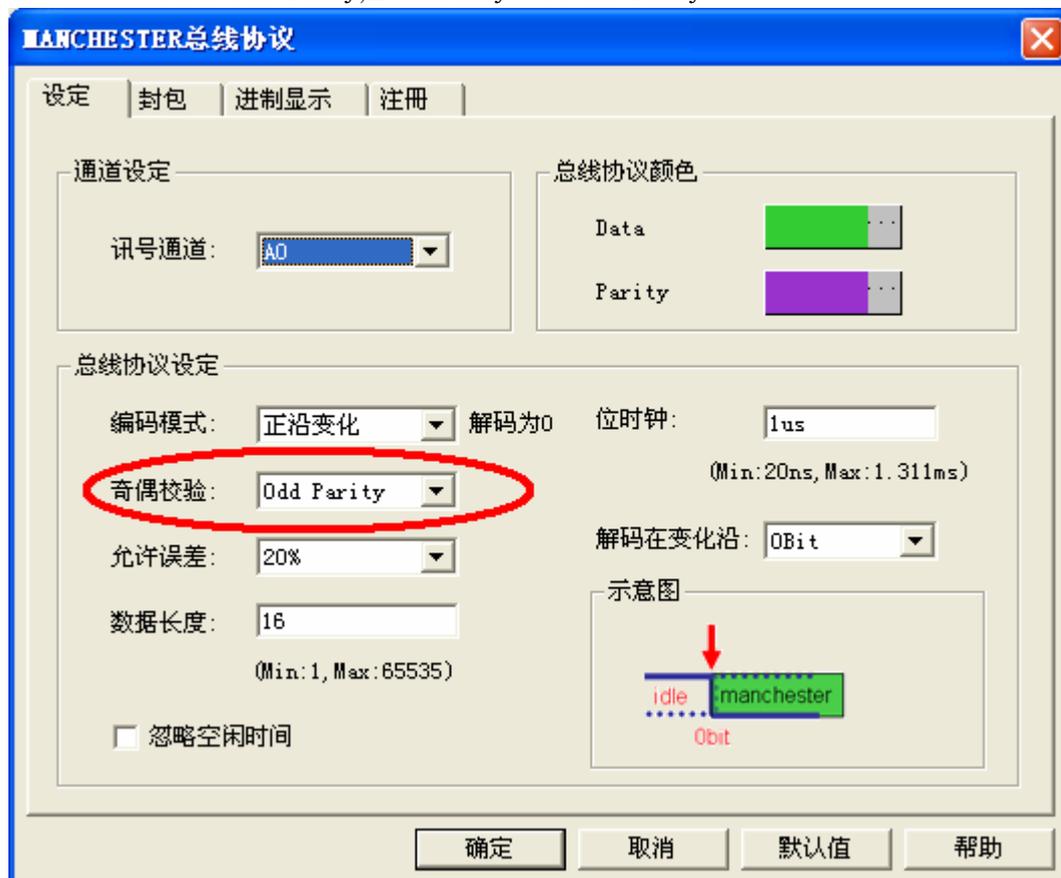
STEP 4. 首先设定讯号通道。



STEP 5. 设定编码模式为正沿变化或是负沿变化解码为 0。



STEP 6. 设定 Odd Parity, Even Parity 或 None Parity。



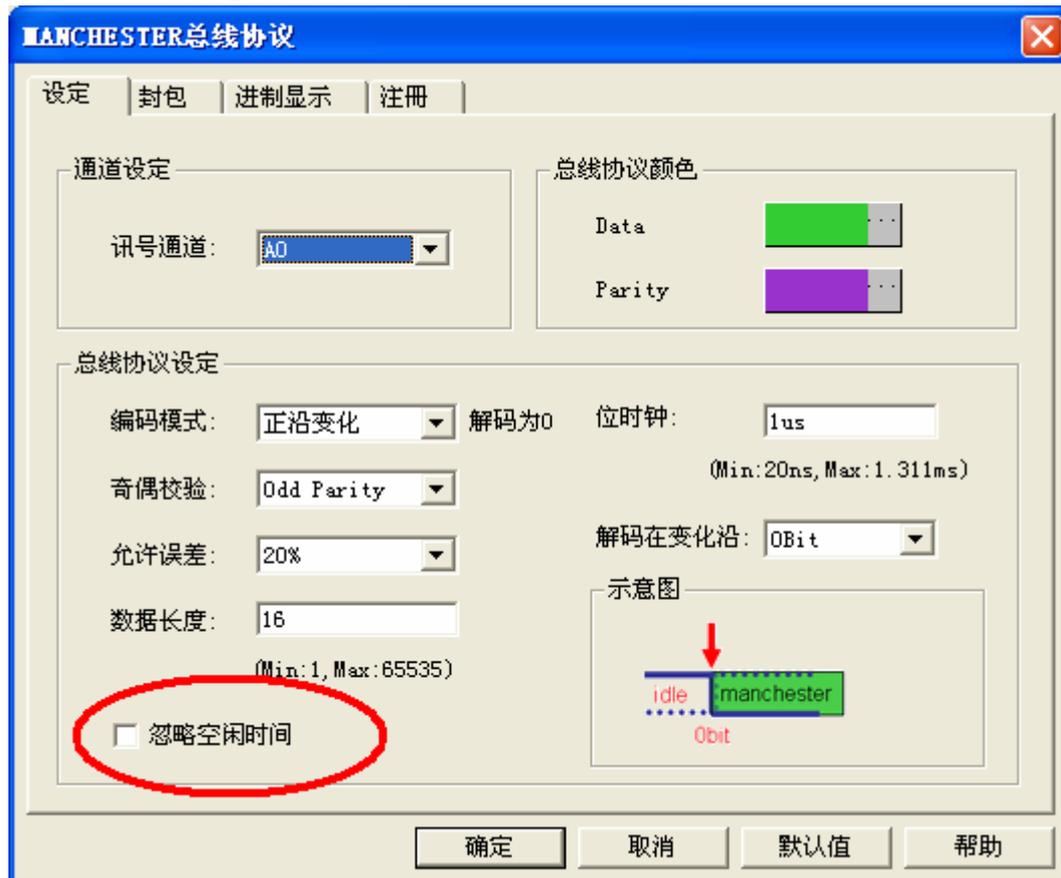
STEP 7. 设定允许误差为 10%, 15%或 20%。



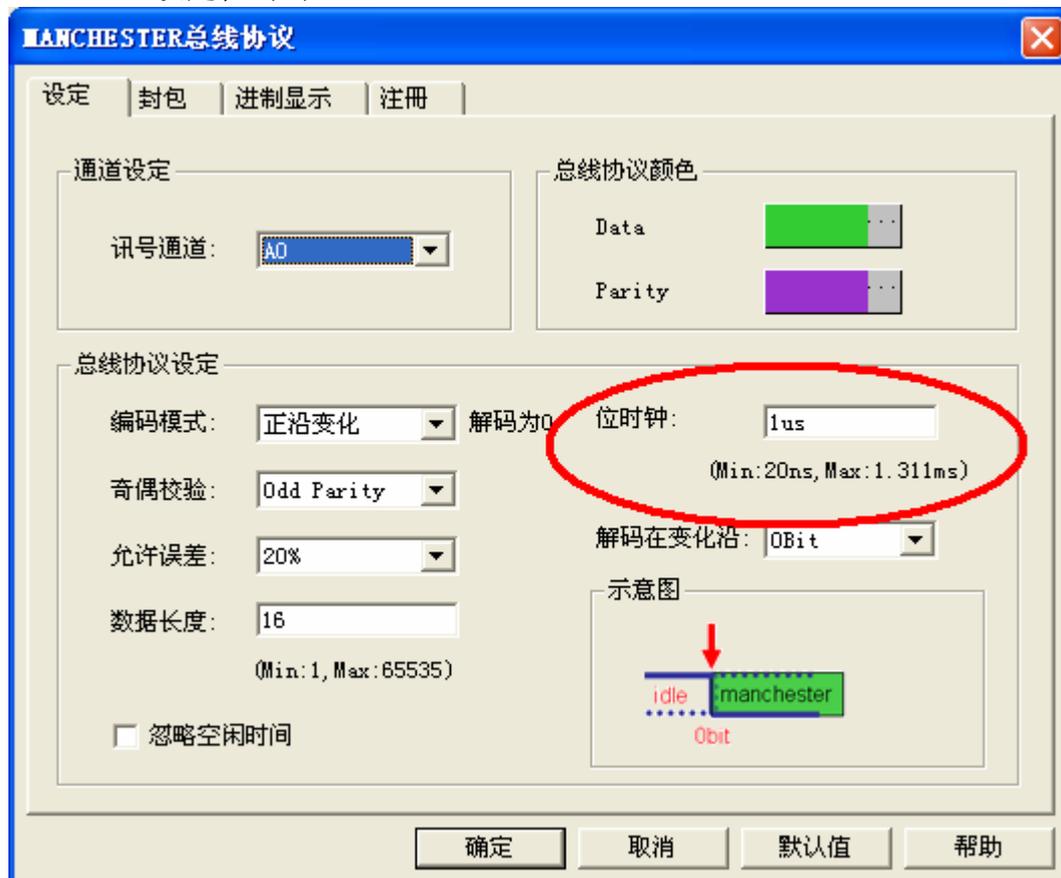
STEP 8. 设定 1~65535 之间的数据长度。



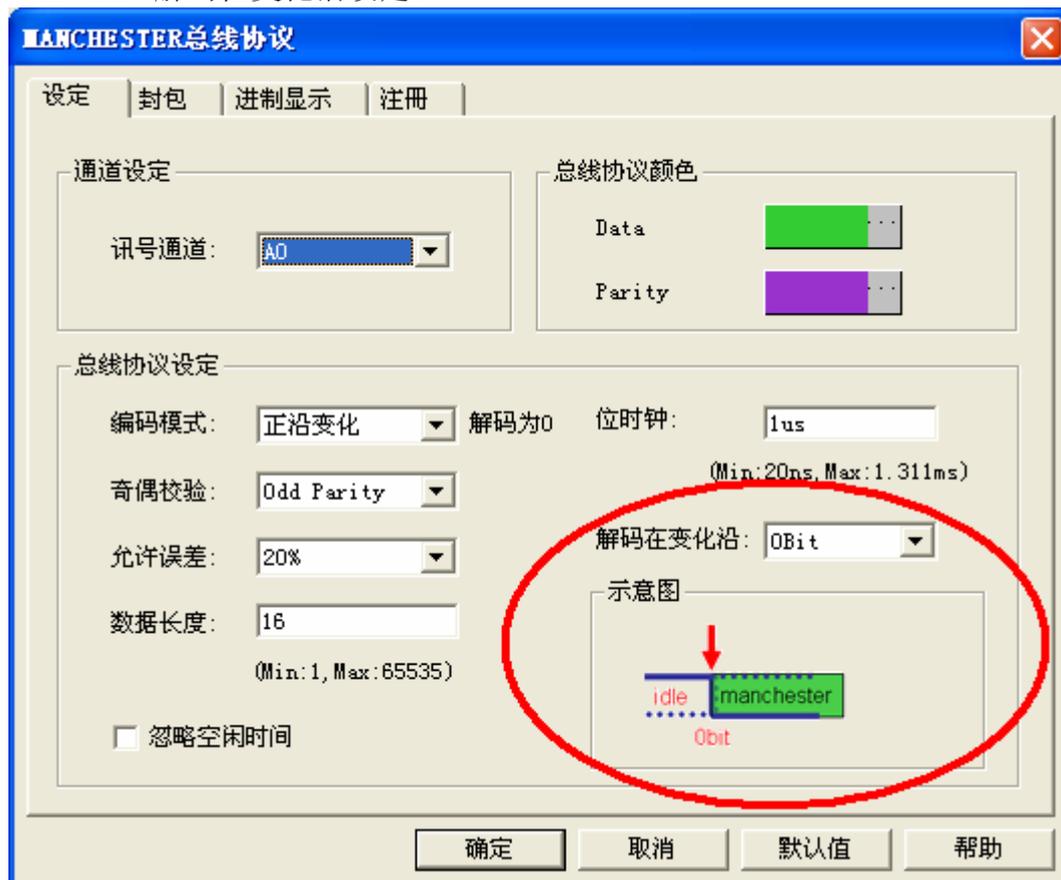
STEP 9. 勾选忽略空闲时间。



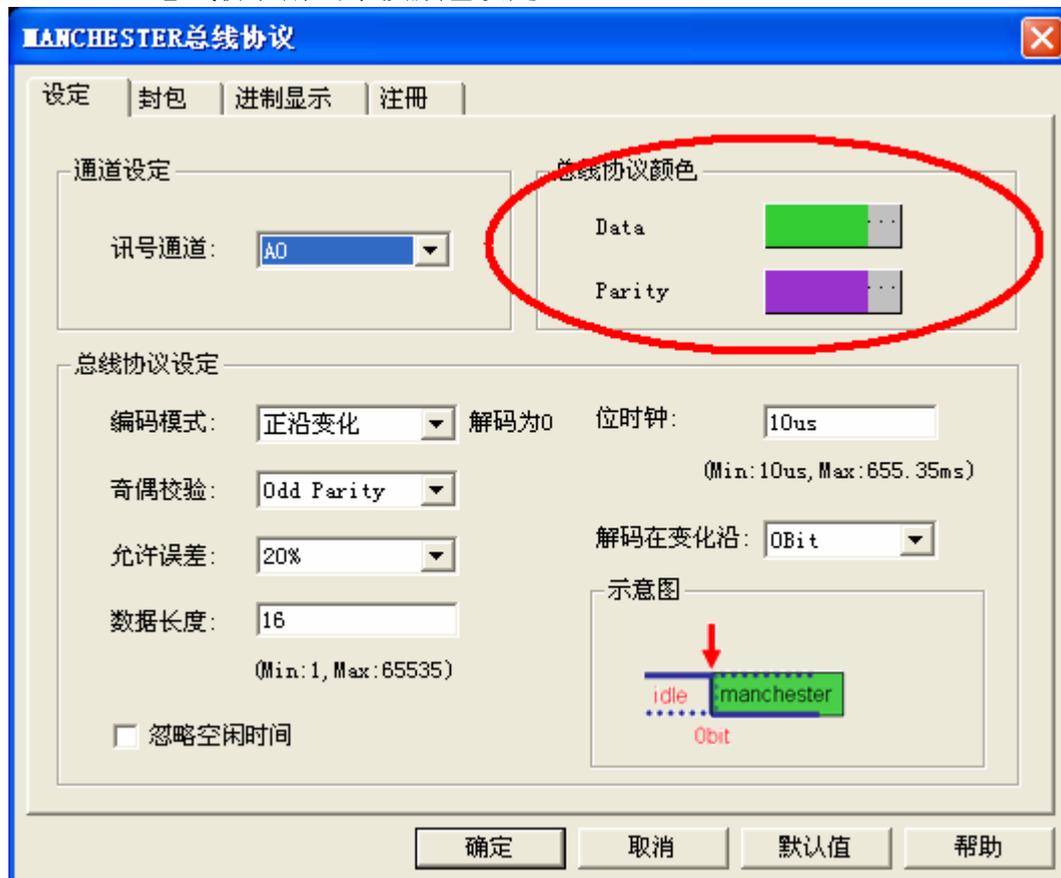
STEP 10. 设定位时钟。



STEP 11. 解码在变化沿设定。

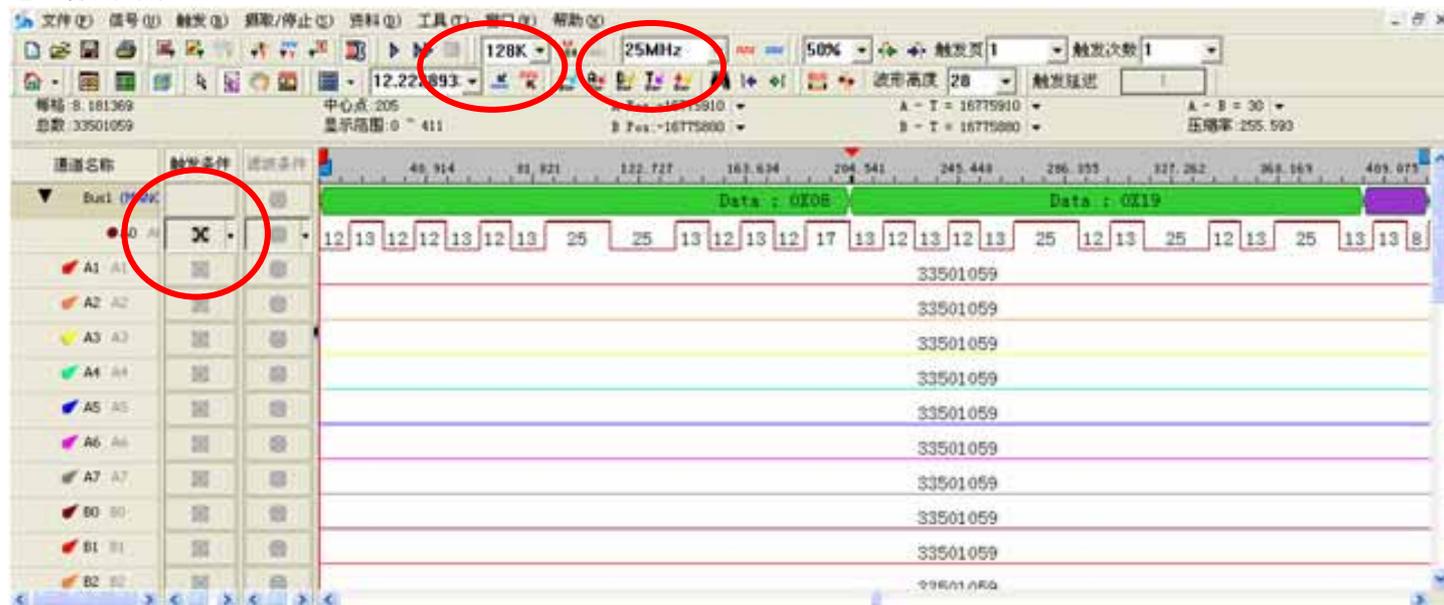


STEP 12. 总线协议解码字段颜色设定。



STEP 13. 总线译码完成图示，设定任一边沿为触发条件，内存容量为 128K，采样频率为 25MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码



封包列表

